

この図はシステムモデルの構成を示しているのではない！

記述の仕方の種類(どのように表現するか?)を示している。

## 記述される内容

(何を表現するか?)

をそもそも考えなければならない。

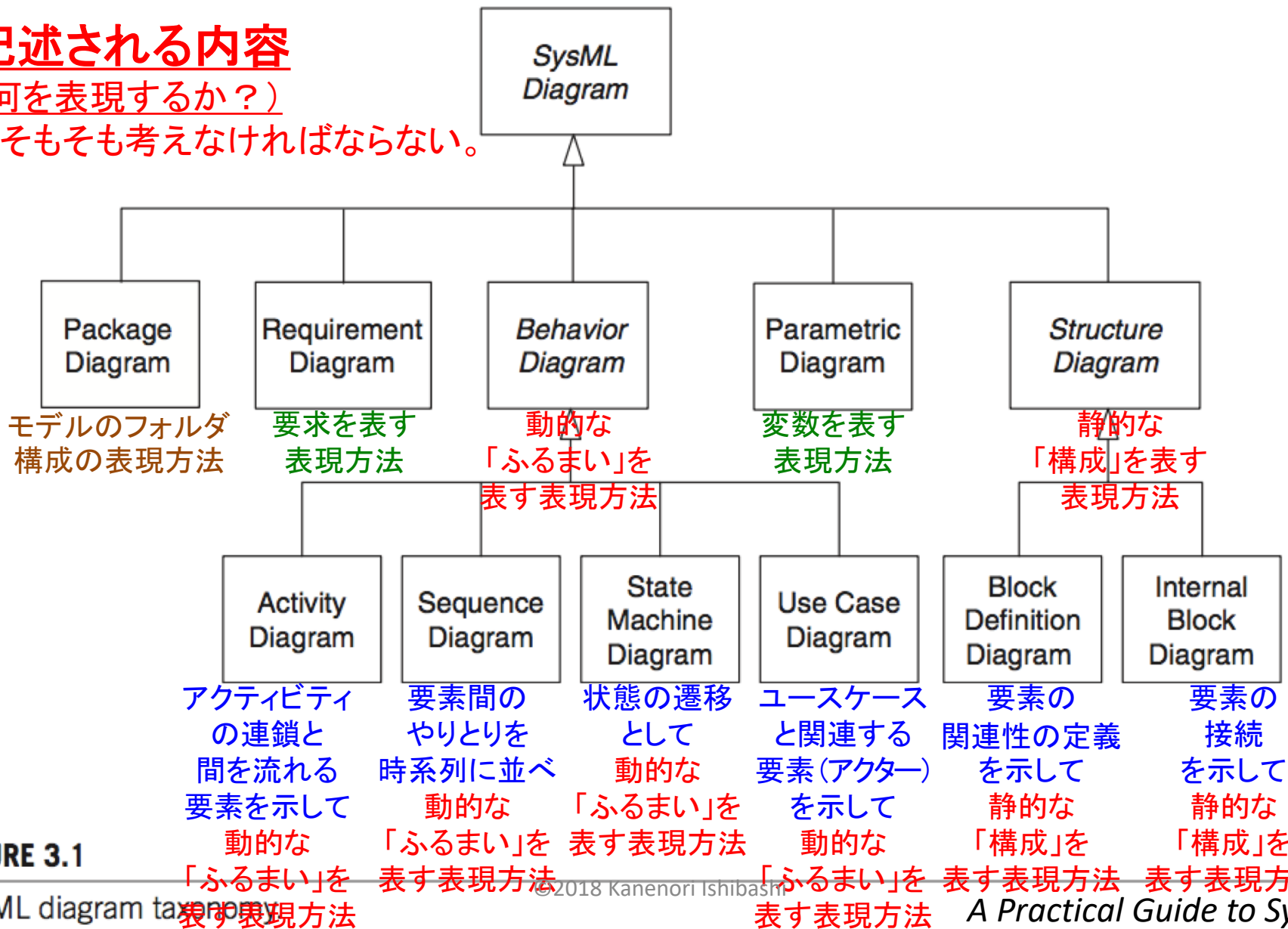


FIGURE 3.1